

Практическая работа Использование IP Core

Ход работы

На основании статьи [Использование встроенного в Altera MAX10 АЦП](#) разработать аналогичный проект. При необходимости адаптировать его для Intel Cyclone FPGA

В отчет:

Параметры и название подключенного IPCore

Список сгенерированных файлов

Схема устройства

Код, если он был написан