

Отладка схем и плат в Dip Trace

Цель: Получить базовые знания и навыки отладки проектов разработанных в DipTrace

Оборудование и документация: Компьютер с установленной программой DipTrace. Инструкция по использованию DipTrace https://diptrace.com/books/tutorial_rus.pdf

Задание №1

Проверьте связи и выводы схемы ранее разработанной схемы при помощи функции проверки связей (ERC) (глава 3.7 учебника)

При необходимости исправьте схему

В отчет: Первоначальный результат проверки

Задание №2

Экспортируйте нетлист вашего проекта в любом подходящем вам формате. (глава 3.9 учебника)

В отчет: Текст нетлиста

Задание №3

Подготовьте ваш проект к симуляции в программе [SPICE](#). (глава 3.11 учебника)

Выгрузите проект для программы SPICE с стандартными настройками.

Перейдите в программу SPICE и выполните симуляцию

В отчет: Изображение результатов симуляции

Задание №4

Изучите инструкцию по использованию SPICE (ссылки есть на странице продукта

<https://www.analog.com/en/design-center/design-tools-and-calculators/ltspice-simulator.html>)

Настройте параметры симуляции оптимально для вашего проекта.

Выполните симуляцию

В отчет: Заданные настройки и их обоснование. Изображение результатов симуляции