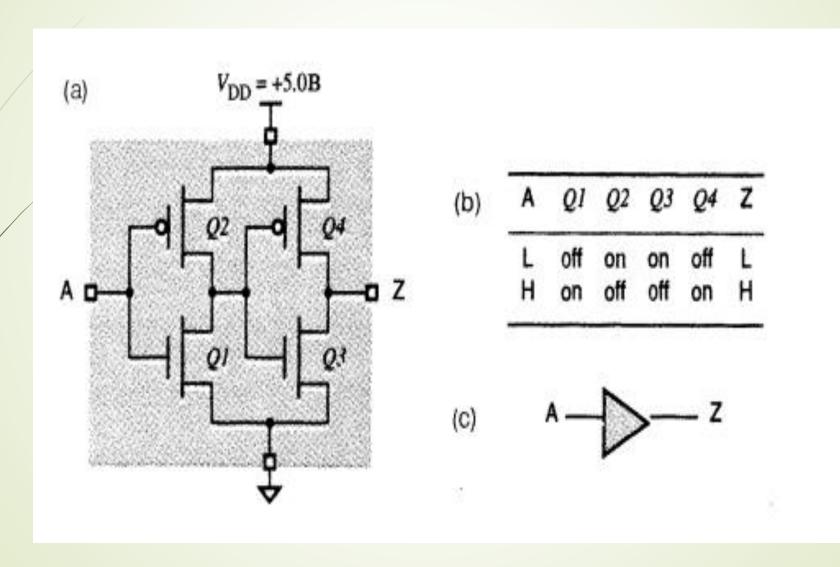
Неинвертирующие элементы, Двухровневая логика на базе CMOS

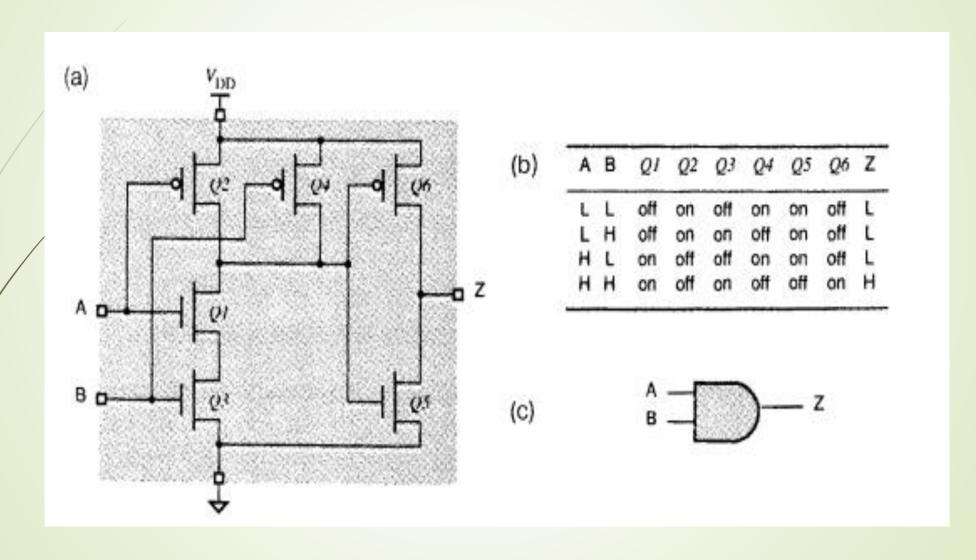
Неинвертирующие элементы

В КМОП-логике и в большинстве других логических семейств простейшими являются схемы инверторов, а следом за ними идут элементы И-НЕ и ИЛИ-НЕ. Инверсия получается «бесплатно» и обычно невозможно создать неинвертирующий вентиль с меньшим числом транзисторов, чем в простом инверторе.

Неинвертирующий КМОП-буфер



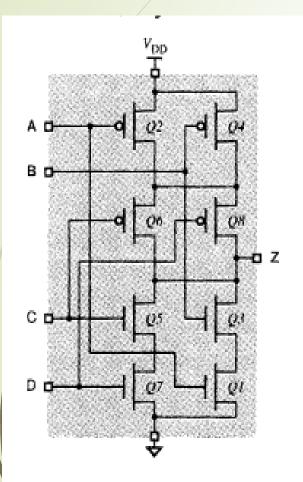
Двухвходовая КМОП-схема И



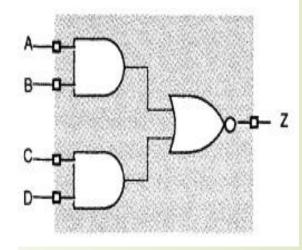
Двухровневая логика на базе CMOS

■КМОП-схемы И-ИЛИ-НЕ и ИЛИ-И-НЕ

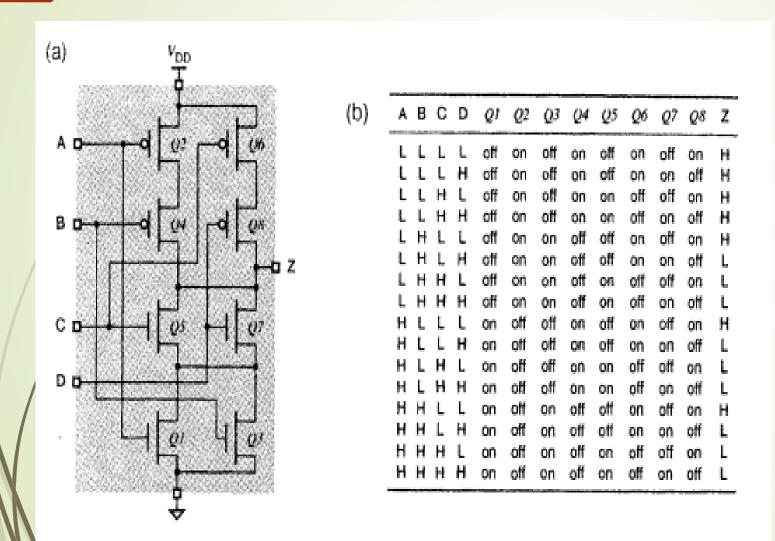
КМОП-схема И-ИЛИ-НЕ

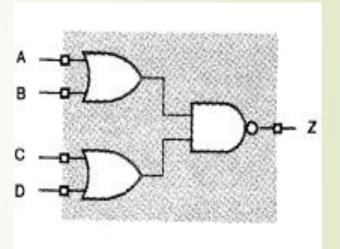


A	В	С	D	QI	Q2	Q3	Q4	Q.5	Q6	Q7	Q8	Z
L	L	L	L	off	on	off	on	off	on	off	on	Н
L	L	L.	Н	off	on	off	on	off	on	on	off	Н
L	L	Н	L	off	on	off	on	on	off	off	on	Н
L	L.	Н	Н	off	on	off	on	on	off	on	off	L
L	Н	L	L	off	on	on	off	off	on	off	on	H
L	Н	L	Н	off	on	on	off	off	on	on	off	Н
L	Н	Н	L	off	on	on	off	on	off	off	on	Н
L	Н	Н	Н	off	on	on	off	on	off	on	att	L
Н	L	L	L	on	off	off	on	Off	on	off	on	Н
Н	L	L	Н	on	off	off	on	off	on	on	off	Н
H	L	H	L	on	off	off	on	on	off	off	on	Н
Н	L	Н	Н	on	off	off	on	on	off	on	off	L
Н	Н	L.	L	on	off	on	off	off	on	off	on	L
Н	H	L	Н	on	off	on	off	off	on	on	off	L
Н	Н	Н	L	on	off	on	off	on	off	off	on	L
Н	Н	Н	Н	on	off	on	off	on	off	on	off	L



КМОП-схема ИЛИ-И-НЕ





Спасибо за внимание